(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平11-218554

(43)公開日 平成11年(1999)8月10日

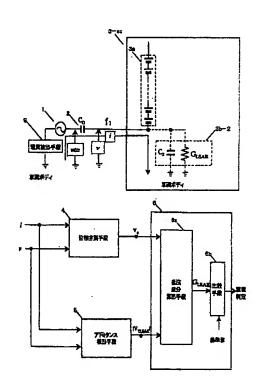
(51) Int.Cl. ⁶	段別記号	FΙ		
G01R 31/02		G 0 1 R 31/02		
B60L 3/00		B60L 3/00	N	
B60M 3/00		B60M 3/00	E	
G01R 27/02		G 0 1 R 27/02	Α	
		審查請求 未請求	請求項の数15 OL (全 21 頁)	
(21)出願番号	特顧平10-307357	(71)出顧人 00000582 松下香思	ZI B産業株式会社	
(22)出顧日	平成10年(1998)10月28日	大阪府門	大阪府門真市大字門真1006番地	
(31)優先権主張番号 (32)優先日	特願平9-299161 平 9 (1997)10月30日	トヨタ自	トヨタ自動車株式会社 愛知県豊田市トヨタ町1番地	
(33)優先権主張国	日本 (JP)	(72)発明者 爲末 和彦 大阪府門真市大字門真1006番地 松下電器 産業株式会社内		
		(72)発明者 高田 雅 大阪府門 産業株式	頂市大字門真1006番地 松下電器	
		(74)代理人 弁理士	松田 正道	
		最終頁に続く 		

(54) 【発明の名称】 電気車両の漏電検出装置

(57)【要約】

【課題】 車両ボディの対地容量の影響を無くして、正確な漏電抵抗による漏電判定を行う場合、従来の漏電判定では、装置の簡易化のために、交流信号の電圧と電流の振幅を用いたアドミタンスが用いられており、漏電検出の精度を上げるためには周波数の低周波化が必要不可欠であるが、低周波化に伴う応答性の劣化や、コンデンサの大容量化といった課題があった。

【解決手段】車両ボディと高圧電池バック3 a との間に 交流信号1を印加して、交流信号の電圧 v と電流 i の振幅と位相関係からアドミタンスの抵抗成分を求め、その 抵抗成分から漏電を検出する。



【特許請求の範囲】

【請求項1】車両ボディから電池パックが直流的に絶縁 されている電気車両の、漏電検出装置において、

前記車両ボディと、前記電池パックの低圧側電位あるい は高圧側電位との間に単一周波数の f 1 ヘルツ正弦波信 号の検知信号S 1を供給する第1の交流信号発生手段 と、

前記交流信号発生手段と前記電池バックの低圧側電位あるいは高圧側電位との間を直流的に絶縁して、かつ交流的に接続する容量Cdのコンデンサと、

前記検知信号S1の、前記コンデンサのいずれか一方の側の交流信号電圧を検出する第1の電圧検出手段と、前記検知信号S1の交流信号電流iを検出する第1の電流検出手段と、

前記検知信号S1の交流信号電圧及び電流iの振幅から 漏電アドミタンス |Y|を求めるアドミタンス算出手段 と、

前記検知信号S1の交流信号電圧及び電流iの位相差fを 求める位相弁別手段と、

前記アドミタンス | Y | と、前記位相差fから、前記アドミ 20 されている電気車両の、漏電検出装置において、タンス | Y | の実数部を算出する抵抗成分算出手段と、 前記車両ボディと、前記電池パックの低圧側電信

前記抵抗成分と漏電判定の基準となる所定のしきい値を 比較する比較手段とを備えたことを特徴とする漏電検出 装置。

【請求項2】前記アドミタンス算出手段は、前記電流iの振幅の実効値を、前記電圧の振幅の実効値で除し、前記アドミタンス |Y|を算出することを特徴とする請求項1記載の振電検出装置。

【請求項3】前記アドミタンス算出手段は、前記電流iの振幅のピーク値を、前記電圧の振幅のピーク値で除し、前記アドミタンス|Y|を算出することを特徴とする請求項1記載の漏電検出装置。

【請求項4】車両ボディから電池パックが直流的に絶縁されている電気車両の、漏電検出装置において、前記車両ボディと、前記電池パックの低圧側電位あるいは高圧側電位との間に振幅 v で単一周波数の f 1 ヘルツ正弦波信号であって、その電圧実効値又はピーク値が単*

* 位電圧である検知信号S1を供給する第1の交流信号発生手段と、

前記交流信号発生手段と前記電池バックの低圧側電位あるいは高圧側電位との間を直流的に絶縁して、かつ交流的に接続する容量Cdのコンデンサと、

前記検知信号S1の前記コンデンサのいずれか一方の側の交流信号電圧を検出する第1の電圧検出手段と、

前記検知信号S1の交流信号電流 iを検出する第1の電流検出手段と、

10 前記検知信号S1の電流iの振幅から漏電アドミタンス| Y|を求めるアドミタンス算出手段と、

前記検知信号S1の交流信号電圧及び電流iの位相差fを 求める位相弁別手段と、

前記アドミタンス |Y|と、前記位相差fから、前記アドミタンス |Y|の実数部を算出する抵抗成分算出手段と、

前記抵抗成分と漏電判定の基準となる所定のしきい値を 比較する比較手段とを備えたことを特徴とする漏電検出 法要

【請求項5】車両ボディから電池バックが直流的に絶縁 0 されている電気車両の 漏電検出装置において

前記車両ボディと、前記電池パックの低圧側電位あるい は高圧側電位との間に単一周波数の f 1 ヘルツ正弦波信 号の検知信号S 1を供給する第1の交流信号発生手段 と

前記交流信号発生手段と前記電池バックの低圧側電位あるいは高圧側電位との間を直流的に絶縁して、かつ交流的に接続する容量Cdのコンデンサと、

前記検知信号S1の前記コンデンサのいずれか一方の側の交流信号電圧を検出する第1の電圧検出手段と、

前記検知信号S1の交流信号電流iを検出する第1の電流検出手段と、

前記検知信号S1の交流信号電圧及び電流iの位相差fを 求める位相弁別手段と、

前記位相差fの正接tanφを算出する正接検出手段と、 その正接tanφから、

【数3】

$$|Y_{REAL}| = \frac{C_D \tan \phi + \sqrt{(C_D \tan \phi)^2 - 4\omega^2 C_S (C_S + C_D)}}{2}$$

を利用して(なお、Csは予め求められる)、アドミタンス|Y|の実数部を算出する抵抗成分算出手段と、前記抵抗成分と漏電判定の基準となる所定のしきい値を比較する比較手段と、を備えたことを特徴とする漏電検出装置。

【請求項6】前記車両ボディと、前記電池パックの低圧 側電位あるいは高圧側電位との間に単一周波数のf2へ ルツ正弦波信号の検知信号S2を供給する第2の交流信 号発生手段と、

前記検知信号S2の前記コンデンサのいずれか一方の側 50

の交流信号電圧を検出する第2の電圧検出手段と、

前記検知信号S2の交流信号電流 i を検出する第2の電流検出手段と、、

前記検知信号S2に関する、電圧及び電流i及び前記容量Cdから、

【数4】

20

$$\begin{cases} |i \models |Y| |\nu \models 2\pi f_2 \frac{C_D C_S}{C_D + C_S} |\nu| \\ \therefore C_S = \frac{|i|C_D}{2\pi f_2 C_D |\nu| - |i|} \end{cases}$$

を利用して、浮遊容量Csを推定する浮遊容量推定手段 と、をさらに備え、

推定されたCsを、前記抵抗成分算出手段は利用して、 前記アドミタンス | Y | の実数部を算出することを特徴と する請求項5記載の漏電検出装置。

【請求項7】 前記抵抗成分算出手段は、前記位相差f の余弦cos φを出力する余弦算出手段と、前記アドミタ ンスIYIと、前記cosoから

【数2】

$R = |Y| \cos \phi$

を利用して、アドミタンスの実数部を算出する乗算手段 とを有することを特徴とする請求項1~6の何れかに記 載の漏電検出装置。

【請求項8】車両ボディから電池パックが直流的に絶縁 されている電気車両の、漏電検出装置において、

前記車両ボディと、前記電池バックの低圧側電位あるい は高圧側電位との間に振幅vで単一周波数のflヘルツ 正弦波信号の検知信号S1を供給する第1の交流信号発 生手段と、

前記交流信号発生手段と前記電池パックの低圧側電位あ るいは髙圧側電位との間を直流的に絶縁して、かつ交流 的に接続する容量Cdのコンデンサと、

前記検知信号S1の交流信号電流iを検出する第1の電 30 流検出手段と、

前記検知信号S1の交流信号電圧v及び電流iから漏電 アドミタンス|Y|を求めるアドミタンス算出手段と、

前記検知信号S1の電流iの負から正へのゼロクロスに 同期してタイミング信号を出力するタイミング発生手段

前記タイミング発生手段のタイミング信号に同期して前 記交流信号発生手段の電圧をサンプルしてリアクタンス 成分IXIを求めるサンブル手段と、

前記サンプル手段からのリアクタンス成分 |X|と、前記 アドミタンス算出手段の漏電アドミタンスIYIから、数 17に従って、前記アドミタンス IYIの実数部である抵 抗成分を算出する抵抗成分算出手段と、

【数17】

$$\frac{1}{G_{LEAK}} = R_{LEAK} = \sqrt{\frac{1}{Y_{LEAK}}^2} - |X|^2$$

前記抵抗成分と漏電判定の基準となる所定のしきい値を 比較する比較手段とを備えたことを特徴とする帰電検出 50 は、駆動源である高電圧な組電池からの感電を防止する

装置。

【請求項9】 前記アドミタンス算出手段は、前記電流 iの振幅の実効値を、前記電圧の振幅の実効値で除し、 前記アドミタンス |Y|を算出することを特徴とする請求 項8記載の漏電検出装置。

【請求項10】 前記アドミタンス算出手段は、前記電 流iの振幅のピーク値を、前記電圧の振幅のピーク値で 除し、前記アドミタンス |Y|を算出することを特徴とす る請求項8記載の漏電検出装置。

【請求項11】前記電圧検出手段が検出する電圧は、前 記コンデンサの前記電池パック側の交流信号電圧vであ り、その検出された交流信号電圧vは、アイソレーショ ン増幅回路を介して前記位相弁別手段と前記アドミツタ ンス算出手段に入力されることを特徴とする請求項1に 記載の漏電検出装置。

【請求項12】前記電圧検出手段が検出する電圧は、前 記コンデンサの前記交流信号発生手段側の交流信号電圧 vinであり、その検出された交流信号電圧 vinは、前記 位相弁別手段と前記アドミタンス算出手段に入力される ことを特徴とする請求項1記載の漏電検出装置。

【請求項13】前記電圧検出手段が検出する電圧は、前 記コンデンサの前記電池バック側の交流信号電圧 v であ り、その検出された交流信号電圧vは、アイソレーショ ン増幅回路を介して前記位相弁別手段に入力されること を特徴とする請求項4又は5に記載の漏電検出装置。

【請求項14】前記電圧検出手段が検出する電圧は、前 記コンデンサの前記交流信号発生手段側の交流信号電圧 vinであり、その検出された交流信号電圧 vinは、前記 位相弁別手段に入力されることを特徴とする請求項4又 は5に記載の漏電検出装置。

【請求項15】車両ボディから絶縁された電池パック

前記電池パックの内の一つのノードと接続された既知の 値を持つ抵抗と、

その抵抗と前記車両ボディのグラウンドとの間に接続さ れた、極性反転可能な直流電源と、

前記直流電圧源と前記抵抗と漏電抵抗から成る系を流れ る電流を求める電流検出手段を備え、

前記車両ボディと前記電池パック間の漏電抵抗を求め 40 て、漏電判定を行うことを特徴とする漏電検出装置。 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、感電防止のために 車両ボディから電気的に絶縁された高圧の電池パックを 備えた電気自動車等の電気車両において、車両ボディと 電池バック間の絶縁劣化に起因する漏電を検出する漏電 検出装置に関する。

[0002]

【従来の技術】電力を駆動源として用いる電気車両で

ため、組電池を、グランドである車両ボディから分離した閉回路の構成をとっている。しかし、電池バックの材質変質あるいは付着物などによって絶縁特性が劣化した場合、高圧な組電池と車両ボディが電気的に接続され、車両ボディに触れた人間を伝って漏洩電流が流れ、感電の危険性が生じる。

【0003】漏電は絶縁部位すべての漏洩電流の和であり、電流の流れる系を特定するととは困難である。漏電を検出する装置として、これまで、コンデンサやトランスによって直流的に絶縁された状態で交流信号を印加し10て漏電抵抗を検出する交流方式と、コンデンサやトランスを用いず、直流的に計測する非絶縁な直流方式がある。交流方式でトランスを用いた例として、例えば特開昭57-119263号公報、直流方式を用いた例として、例えば特開昭60-262069号公報がある。

【0004】図20は漏電を示す等価回路である。本来 漏電は分布定数的な概念でモデル化されるべきである が、組電池すべての電位ノードから電流が漏れ出る場合* *の可能性を考慮すれば、電池バック3の等価回路は、組電池3aと、抵抗とコンデンサによる集中定数によって表記した漏電アドミタンス3bで表現される。図20において、I0~Inは各ノードから車両ボディに向かって流れる漏えい電流であり、電流の重ね合わせの理により、漏洩電流の総和Iは、電流I0~Inの総和に等しい。

【0005】 【数5】

$$I = I_0 + I_1 + \Lambda + I_{n-1} + I_n = \sum_{m=1}^{n} I_m$$

【0006】ことで、電池の内部アドミタンスが無視できるほど小さい場合には、車両グランドと組電池3aの間のアドミタンスは、各アドミタンス要素の総和として

【0007】 【数6】

$$\begin{cases} Y_{LEAK} = Y_0 + \Lambda + Y_n = G_{LEAK} + j\omega C_s = \frac{1}{R_{LEAK}} + j\omega C_s \\ \Theta G_{LEAK} = \frac{1}{R_{LEAK}} = \frac{1}{R_0} + \Lambda + \frac{1}{R_n} \\ \Theta C_S = C_0 + \Lambda + C_n \end{cases}$$

【0008】として表すことができ、図20は図21に示すように、交流等価回路として、電池パック3をさら に簡略化したものとして表すことが出来る。

[0009]

【発明が解決しようとする課題】漏電検出の方式として、交流方式の特徴は次のようになる。

- (1) 絶縁されているので直流電流が流れず、安全性に 優れる
- (2)検出するアドミタンスは車両の浮遊容量を含むため、誤差を含んでいる
- (3) 漏電抵抗の検出精度を上げるためには、より低周 波の交流信号が有利であるが、低周波化によって応答性 が劣化し、また入力コンデンサが大型化する
- (4)車両の浮遊容量に影響され、検出値に変動が生じ やすく、また車両外形に応じて浮遊容量も変わるため、 漏電判定の基準を定めにくい

例えば、図22に示す交流方式の従来の構成では、アドミタンスの絶対値として求められるので、図23のベクトル図上に示すように、アドミタンスの絶対値|YLEAK|を漏電抵抗として便宜的に代用していることになる。

(数1)参照。

[0010]

【数1】

$$|Y| = \frac{|i|}{|v|}$$

【0011】 これでは、浮遊容量 Csのによって、漏電 判定が誤差を含むことになる。また、浮遊容量 Csの影響を小さくして精度を向上させるためには位相角 ゆを小さくする必要があるが、そのためには検出信号の低周波 化が必要であった。

30 【0012】一方、直流方式では、上記(1)、

(2)、(3)、(4)の交流方式に纏わる問題点は解消されるが、電池バック自体の漏電抵抗分の誤差が入り込み精度が低いという課題があった。また、検出のために、測定系と駆動系が直流的に接続され、感電の危険性があった。

【0013】本発明は、上記従来の交流方式及び直流方式に見られる問題点を解決するものである。まず、交流方式においては、交流信号を高圧電池バックに印加して、その振幅と位相関係からアドミタンスを求め、さらに位相角の余弦からアドミタンスの抵抗成分の逆数である抵抗成分を求めることで、安全性の高い、常に検出可能な漏電検出装置を供給することを目的とする。

【0014】 ここで、漏電を表現するのにインビーダンスZを用いて行うことももちろん可能であるが、数式上、アドミタンスの方が表現し易いため、以下、アドミタンス及び抵抗の逆数(コンダクタンス)で説明を進める。

【0015】尚、漏電判定に際して、アドミタンスの実数部、つまり抵抗の逆数のまま漏電判定を行うことも、50 もちろん可能である。

【0016】また、直流方式においては、直流電源を外部から組電池の一ノードに印加した場合の直流電流を求め、さらに直流電源の極性を反転した場合の直流電流を求め、差分を用いて漏電抵抗を求めることで、組電池の電圧と、アドミタンスの容量成分の影響を補正した漏電検出装置及びその装置を用いた装置を供給することを目的とする。

[0017]

【課題を解決するための手段】上記課題に鑑み、本発明の交流方式においては、安全性の高い交流信号による漏 10 電検出方式を用いて、漏電アドミタンスから抵抗成分を 導出して、車両ボディの容量成分を補正し、漏電判定を正確に行うことを特徴とする。

【0018】また、直流方式においては、絶縁対象に対して能動的に直流電圧を印加し、かつ組電池の最高電位と最低電位のノードに対して直流電流を測定し、それら電流の差分と直流電圧から漏電抵抗を計算する装置で、計測精度の高い漏電抵抗検出を可能とすることを特徴とする。

[0019]

【発明の実施の形態】以下、本発明の実施の形態について図面を参照しながら説明する。

【0020】図1は交流方式による、本発明の漏電検出*

*装置の原理構成図である。構成要素について説明する。 【0021】1は交流信号を発生する交流信号源、2は 漏電検出回路と電池パックを絶縁して、交流を電池パッ クに送り込むためのコンデンサ、3-acは交流等価同 路を用いて表現した電池バック、3aは高電圧な組電 池、3 b は電池パックと車両ボディとの間の集中定数表 記による漏電アドミタンス、4は交流信号源1の交流電 流iと、交流電圧vの位相差を電圧Vφに変換する位相弁 別手段、5はコンデンサ2に流れる交流電流 i と、交流 信号源1の交流電圧から漏電アドミタンスに相当する電 圧 | WLEAK | を出力するアドミタンス検出手段、6 は抵抗 成分算出手段6 a と、比較手段6 b から成る漏電判定手 段である。抵抗成分算出手段6 a によって位相差に相当 する電圧Vφと、アドミタンスの絶対値から、アドミタ ンスの実数部つまり漏電の抵抗成分を求め、比較手段6 bによりその抵抗成分と漏電基準値と比較を行い、漏電 かどうかを判定する。

【0022】次に動作について説明すると、交流信号源 1と車両ボディとの間の系全体のアドミタンスは図20 20 の3bと等しく、図23の複素ベクトルにて示され、系 全体のアドミタンスYは、

[0023]

【数7】

$$Y = \frac{Y1 \cdot Y2}{Y1 + Y2} = \frac{-\omega^2 C_D C_S + j\omega C_D \cdot G_{LEAK}}{G_{LEAK} + j\omega (C_D + C_S)}$$

$$= \frac{\omega^2 C^2 {}_D G_{LEAK} + j\omega \{C_D G^2 {}_{LEAK} + \omega^2 C_D C_S (C_D + C_S)\}}{G^2 {}_{LEAK} + \omega^2 (C_D + C_S)^2}$$

$$\Theta G_{LEAK} = \frac{1}{R_{LEAK}} = \frac{1}{R_0} + \Lambda + \frac{1}{R_n}$$

$$\Theta C_S = C_0 + \Lambda + C_n$$

【0024】となる。このとき、 【0025】

【数8】

 $C_{s} \langle \langle C_{p} \rangle$

【0026】ならば、図15に示すように、電圧vは電圧vinをコンデンサ2と漏電アドミタンス3b-2つまり |YLEAK|で分圧したものであり、電圧vと電圧vinの位相と振幅はほとんど等しいと見なすことができる。よって、電圧vを絶縁増幅手段16を介して計測しても良いが、図3などのように電圧vinで代用する事が可能となる。これは、高圧で危険なコンデンサ2の組電池側電圧を計測せずに、交流信号源1側の電圧を計測すれば良いことを意味する。分圧による振幅減少分は、数18による補正後電圧v'inを用いることも可能である。

[0027]

 $v'_{in} = \frac{C_S + C_D}{C_S} \cdot v_{in}$

【0028】以下、図2~図13において、電圧v及び 電圧vinを用いた場合の構成図をそれぞれ示す。また、 求めたいアドミタンスYLEAKは(数9)のようになる。 【0029】

「数 0 1

$$Y \cong Y_{LEAK} = \left(\frac{1}{R_0} + \Lambda + \frac{1}{R_n}\right) + j\left\{\omega(C_0 + C_n)\right\}$$

【0030】電流iは、交流信号源1とコンデンサ2を 50 介して車両ボディに漏洩する交流電流である。4は交流 信号源1の交流電流iと、交流電圧vの位相差を電圧V φ に変換する位相弁別手段である。位相弁別手段4は、一 構成例としては、図2(a)に示すように、電圧比較回路4a、排他論理和4b、積分回路4cによって構成することができる。尚、電圧比較回路4aは電位を比較するコンパレータ4a-1、抵抗4a-2によって構成される。コンパレータ4a-1は、電流iと電圧vの位相差を感度良く検知するために、飽和増幅手段として用いているのであるが、勿論、図2(b)に示すような増幅率の高い増幅器でも構成可能である。

【0031】4 bは排他論理和、4 c は交流電流 i と交流電圧 vの位相差に相当する電圧 V ϕ を求めるため、排他論理和4 b の出力電圧を平均化するための、抵抗とコンデンサによる積分回路である。尚、抵抗 4 a -2 は位相弁別の動作の本質にかかるものではなく、省略しても実現することは可能である。位相の比較結果を電圧 V ϕ に変換する手段として、ここでは積分回路 4 c を用いているが、デジタル回路によってデューティ比を精度良く検知して出力する回路でも構わない。電流 i と電圧 v の位相差は $0 \sim \pi/2$ の範囲で検知し、積分回路 4 c の出力電圧はハイ側出力電圧を 1 E [V]、排他論理和出力のデューティ比を 1 D [%]とすると、平均電圧 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1 V 1

【0032】 【数10】

積分回路による
$$V_{\phi} = \frac{E}{2} \cdot D$$
 平均電圧

【0033】 【数11】

デューティ比
$$D = \frac{2}{\pi} \phi \cdot 50$$
[%]

【0034】となる。排他論理和の出力電圧が、ローの時0ボルトで、ハイの時Eボルトを理想的に出力するならば、原理上、図16に示すように位相差電圧Vφは位相差φに対して直線的に変化する。

【0035】次に、入力コンデンサC d=10uF、浮遊容量C s=0.1uFにおいて、周波数1kHz、振幅1Vの単一正弦波信号を入力した場合の各部の動作波形を示す。図17,図18には、RLEAKが100kΩ、51kΩ、10kΩ、1kΩの各場合について、整形後の交流電流i'と交流電圧v'、及び位相弁別手段4の出力電圧Vfの動作波形を示している。図19には前述の条件で漏電抵抗RLEAKを変化させた場合の位相弁別手段4の出力電圧特性を示す。図17、図18において、横軸:時間で、縦軸:電圧あるいは電流である。

【0036】アドミタンス検出手段5では、漏電アドミタンス3b-2に流れる電流iは、電流検出手段9で検出され、交流電圧vとともに、それぞれ2乗平均をとって宝効値を換まれ、また

に除算演算手段 5 b によって、実効値電圧 | vRMS| で実 効値電流 | i rRMS| を除してアドミタンス|Y| を求めると とができる。

【0037】尚、電流iを得るための手段は交流電圧発生手段1とコンデンサCdと漏電アドミタンス3b-2の系の中にあれば良く、挿入場所は図1に限らない。また、トランスなどで間接的に計測する場合は、コンデンサCdから見て、組電池3a側に挿入されていても構わない。

0 【0038】尚、図4,図5に示すように、実効値変換 手段5aの代わりに、ピーク検出手段5cで、交流信号 源1の電圧のピーク値と、コンデンサ2に流れる電流の ピーク値を見つけ、除算演算手段5bにより、その電流 ピーク値を電圧ピーク値で除算することで、実効値と比 べて比較的簡単にアドミタンス|Y|を求めることができ る。

【0039】尚、図6、図7に示すように、実効電圧が 既知の単位電圧である交流信号源1を用いることによっ て、図2、3におけるアドミタンス検出の過程で行って いた除算が不要となり、大幅な簡易化が行える。

【0040】尚、図8、図9に示すように、ビーク電圧が既知の単位電圧である交流信号源1を用いることによって、図4、5におけるアドミタンス検出の過程で行っていた除算が上記同様不要となり、大幅な簡易化が行える。

[0041] 漏電判定手段6においては、電圧-余弦変換手段6a-1が、位相差ゆに対応する電圧Vゆから、電圧Vゆと余弦との対応関係を予め格納したテーブルを参照して、位相差ゆの余弦を求め、乗算手段6a-2が、その余弦とアドミタンス|YLEAK|との乗算を行い、アドミタンスの絶対値から漏電抵抗RLEAKである抵抗成分を求める。漏電抵抗RLEAKは漏電抵抗基準値と比較手段6bによって比較され、漏電判定を得る。漏電判定手段6は、アナログ/デジタル変換回路とマイクロコンピュータを用いて実現可能で、電圧-余弦変換手段6a-1は、上記で説明したメモリ構成によるルックアップテーブルの他に、マイコン演算で実現することができる。図19は、漏電抵抗を500kオームから1kオームまで変化させた時の、位相弁別手段4の出力電圧特性である。

2 【0042】他の一実施の形態として、図10、図11 に、別の交流方式による漏電検出回路を示す。構成要素 について説明する。4は既に説明した電流iと電圧vの 位相差を抽出する位相弁別手段、6cは位相電圧Vfの 正接tanかを求める変換手段、6dは正接tanかを用いて (数3)に従って抵抗成分|YREAL|を算出する抵抗成分 算出手段、6bはすでに説明した漏電判定のため、所定 の基準値と比較する比較手段である。これによって、ア ドミタンス検出手段5を不要化することが可能となる。 なお、図11はvinを用いる例である。

て実効値変換手段5aによって実効値に変換され、さら 50 【0043】他の一実施の形態として、図12、図13

に、浮遊容量Csを推定するための推定手段を示す。ト 記実施の形態においては浮遊容量Csは予め別の手段計 測されており、既知であるという前提で説明したが、浮 遊容量Csを推定することによって、より精度の高い漏 電検知を行うことを目的とする。構成要素について述べ ると、15 a は交流電圧及び交流電流のピーク値を保持 するためのピーク検出手段、15bは(数4)に従って 浮遊容量Csを推定するCs推定手段である。尚、15 bの演算手段はルックアップテーブルでも構成可能であ る。なお、15は浮遊容量推定手段である。なお、図1 10 3はvinを用いる例である。

· 11

【0044】交流信号源1から、f1に比べて、比較的 髙い周波数 f 2を出力させることで、 1 /(2 π f 2Cd) 《 RLEAK となり、電圧 I v l は、C s と C d との分圧 とみなせるようになる。そのとき、系に流れる交流電流 を|i|とすると、(数4)の上式となり、ここからCs が決まる。

【0045】これによって、先に述べた実施の形態にお いては、漏電アドミタンスから抵抗成分を推定する処理 して扱ってきたものが、本実施の形態では、実測によっ て、精度良く浮遊容量Csを与えることができるように なり、漏電検出の精度が向上する。

【0046】なお、他の実施の形態として、図26~図 33に、位相弁別手段を用いない場合の、交流方式によ る漏電検出回路を示す。新たな構成要素を説明すると、 4 f はコンデンサ2 に流れる交流電流の負から正へのゼ ロクロスで、エッジ出力するエッジ検出手段、4gはエ ッジ検出手段4 fの出力のタイミングによって交流信号 源1の電圧をサンプル/ホールドするサンプル/ホール 30 段、14は値が既知RKオームの抵抗である。 ド手段、6 eは、アドミツタンス検出手段5の出力であ るアドミタンス |YLEAK|と、サンプル/ホールド手段4 gの出力であるリアクタンスIXIを用いて、数17に従 って漏電抵抗GLEAKを求める抵抗成分算出手段である。

[0047]

【数17】

$$\frac{1}{G_{LEAK}} = R_{LEAK} = \sqrt{\frac{1}{|Y_{LEAK}|^2}} - |X|^2$$

【0048】処理について説明すると、タイミング発生 手段4fのタイミングでサンプル/ホールドされた交流 信号源1の電圧vは、自身の振幅Vで除すことによっ て、コンデンサ2と漏電アドミタンス3b-2のリアク タンス |X|となる原理を用いている。 得られたリアクタ ンス |X|と、アドミタンス |YLEAK|から、数 1 7 の処理を 行う抵抗成分算出手段6 e によって、漏電抵抗GLEAKの 逆数が求められ、さらに比較手段6bによって所定の基 準値と比較することで、漏電を判定することができる。

【0049】なお、図26~図33では、交流信号源1 の実効値あるいはピーク値を単位振幅とすることによっ て、除算演算5bを省略することが出来る。

【0050】なお、上記実施の形態における帰電検知に おいては、交流電圧v及びvinまた電流iには雑音が重畳 されていないことを仮定して説明を進めた。しかし、電 気車両には、インバータモータ等の駆動源が伴っている ので、コンデンサ2を介して組電池側のインバータノイ ズが交流信号発生手段側に流れ込む。とのノイズが、交 流信号発生手段1側の増幅段を破壊したり、また、位相 やアドミタンスの検知に際して、誤差を与える要因とな る。よって、図25に示すように、+V~車両ボディ以外 の所定外の電圧レベルをカットするリミッタ18を挿入 することで破壊を防ぐことができる。さらに図1.図 2, 図3, 図4, 図5, 図6, 図7, 図8, 図9, 図1 0, 図11, 図12, 図13に示すように電流i及び電 圧vを検知する回路においては、交流信号発生手段1か らの検知信号以外の帯域の雑音をカットするバンドバス フィルタ17を介することで、雑音下での正確な漏電検 において、コンデンサCdと浮遊容量Csは既知の値と 20 知を可能とする。なお、ノイズの周波数帯が比較的高周 波寄りのみの場合は、バンドパスフィルタはローパスフ ィルタでも代用可能である。

> 【0051】図20は直流方式による本発明の漏電検出 装置の構成図である。構成要素について説明すると、3 は図9で説明した電池パック、3aは前記にて説明した 直列にn個の組電池、3bは集中定数表記による漏電ア ドミタンス、11は直流電圧Vボルトを発生する直流電 圧源、12は直流電圧源11の極性を反転するための極 性反転スイッチ、13は直流電流を検出する電流検出手

> 【0052】次に、動作について説明する。図14に示 すように、まず、極性反転スイッチ12をA側に閉じ、 直流電圧源11からの電圧Vを組電池3aの最低電位に 接続する。とのとき、回路方程式は、組電池の電池の数 がnの場合、

[0053]

【数12】

$$\begin{cases}
V = R_{K}I + V_{1} + R_{0}I_{0} \\
= R_{K}I + (V_{1} + V_{2}) + R_{2}I_{2} \\
... \\
= R_{K}I + (V_{1} + V_{n}) + R_{n}I_{n}
\end{cases}$$

$$I = I_{2} + \Lambda + I_{3}$$

【0054】となる。例えば、n=2の場合について の、計算例を示すと電流検出手段13によって計測され る直流電流【Aは

[0055]

【数13】

$$I_{A} = \frac{1}{\{1 + \frac{R_{S}}{(R_{1}R_{2} //R_{2}R_{0} //R_{0}R_{1})}\}R_{0}R_{1}R_{2}} \{V(R_{1}R_{2} + R_{2}R_{0} + R_{0}R_{1}) - R_{0}R_{2}V_{0} - R_{0}R_{1}(V_{0} + V_{1})\}$$

【0056】となる。(数13)(数14)(数16) のダブルスラッシュは、抵抗の並列接続であることを意 味する。

【0057】次に、極性反転スイッチ12をB側に閉じ て、直流電圧源 1 1 からの電圧 V を電池パックの最低電 * * 位に接続する。とのとき、電流検出手段13によって計 測される直流電流IBは、V→-Vと置換して、

[0058]

【数14】

$$I_{B} = \frac{1}{\{1 + \frac{R_{K}}{(R_{1}R_{2}/R_{2}R_{0}/R_{0}R_{1})}\}R_{0}R_{1}R_{2}} \{-V(R_{1}R_{2} + R_{2}R_{0} + R_{0}R_{1}) - R_{0}R_{2}V_{0} - R_{0}R_{1}(V_{0} + V_{1})\}$$

【0059】となる。これら電流 IA、IBの差分をと り、次式

[0060]

【数15】

$$\frac{2V}{I_A - I_B}$$

【0061】に代入すると、

[0062]

【数16】

$$\begin{cases} \frac{2V}{I_{\lambda} - I_{B}} = R_{K} + (R_{1}R_{2} / / R_{2}R_{0} / / R_{0}R_{1}) \\ \Theta(R_{1}R_{2} / / R_{2}R_{0} / / R_{0}R_{1}) = \frac{R_{0}R_{1} + R_{1}R_{2} + R_{2}R_{0}}{R_{0} + R_{1} + R_{2}} \end{cases}$$

【0063】となり、Vは消去される。抵抗14の抵抗 値はRKオームで既知なので、その値を差し引くと、残り 30 の値は漏電抵抗として求められる。

【0064】尚、図14では組電池3aの最低電位に、 抵抗14を介して直流電圧源11の電圧Vを印加した が、電池の内部抵抗が漏電抵抗に比べて十分に小さいの で、組電池3aの最高電位を含め、あらゆるノードに接 続しても、上記と同じ計算で漏電抵抗が求められる。直 流方式では、このように、アドミタンスの逆数の容量成 分C0~Cnの影響は全く受けず、また組電池の電圧に も全く影響を受けない。また、尚、回路上の電流検出手 段13の位置は、図14に示す位置に限定されず、要は 40 抵抗14を介して流れる直流電圧源11の電流を検出す れば良いので、抵抗14と直流電圧源11と車両ボディ から成る系のどこかに挿入されていればよい。

【0065】尚、上記はn=2の場合について説明した が、(数12)の連立方程式を解いてIA、IBを求めればn =自然数の場合において、一般化がなされる。

[0066]

【発明の効果】以上のように本発明によると、交流信号 を用いて、安全に漏電抵抗を検出することができる。精 度向上のために無理な低周波数化を図るととなく、扱い 50 【図16】位相弁別回路の入・出力波形及び積分回路通

やすい周波数を用いることができるので、応答性良く、 かつ、小型化が可能になる。

【0067】また、組電池の最高電位あるいは最低電位 に直流電源によって電位を与え、直流電源の極性を切り 替えた場合のそれぞれの電流から、差分演算を行うこと で、組電池の電圧によらず、漏電抵抗を簡易に求めると とができる。

20 【図面の簡単な説明】

【図1】本発明の交流方式漏電検出装置の構成の原理図 【図2】本発明の交流方式漏電検出装置の実施の形態の 一構成図

【図3】本発明の交流方式漏電検出装置の実施の形態の 他の一構成図

【図4】本発明の交流方式漏電検出装置の実施の形態の 他の一構成図

【図5】本発明の交流方式漏電検出装置の実施の形態の 他の一構成図

【図6】本発明の交流方式漏電検出装置の実施の形態の 他の一構成図

【図7】本発明の交流方式漏電検出装置の実施の形態の 他の一構成図

【図8】本発明の交流方式漏電検出装置の実施の形態の 他の一構成図

【図9】本発明の交流方式漏電検出装置の実施の形態の 他の一構成図

【図10】本発明の交流方式漏電検出装置の実施の形態 の他の一構成図

【図11】本発明の交流方式漏電検出装置の実施の形態 の他の一様成図

【図12】本発明の交流方式漏電検出装置の実施の形態 の他の一構成図

【図13】本発明の交流方式漏電検出装置の実施の形態 の他の一構成図

【図14】本発明の直流方式漏電検出装置の実施の形態 の一構成図

【図15】本発明の漏電検出装置の、各部の検知信号の 電圧・電流を示す図

過後の平均電圧を示す図

【図17】本発明の漏電検出装置の位相弁別回路の入力 ・出力波形及び積分回路通過後の平均電圧を示す波形図 【図18】本発明の漏電検出装置の位相弁別回路の入力 ・出力波形及び積分回路通過後の平均電圧を示す波形図 【図19】本発明の漏電検出装置の漏電抵抗RLEAKと位 相弁別回路の平均出力電圧Vゅを示すグラフ

15

【図20】電池パックの漏電アドミタンスを示す等価回 路図

【図21】電池パックの漏電アドミタンスを示す交流等 10 価回路図

【図22】従来の交流方式での漏電検出装置の構成図

【図23】漏電アドミタンスの複素ベクトルを示す図

【図24】位相弁別手段の他の実施の形態の一構成図

【図25】検知電圧及び電流に重畳するノイズを除去す る実施の形態の一構成図

【図26】本発明の交流方式漏電検出装置の実施の形態 の他の他の実施の形態として、位相弁別手段を用いない 場合の、交流方式による漏電検出回路の一構成図 【図27】本発明の交流方式漏電検出装置の実施の形態 20 5 a 実効値変換手段 の他の他の実施の形態として、位相弁別手段を用いない 場合の、交流方式による漏電検出回路の一構成図

【図28】本発明の交流方式漏電検出装置の実施の形態 の他の他の実施の形態として、位相弁別手段を用いない 場合の、交流方式による漏電検出回路の一構成図

【図29】本発明の交流方式漏電検出装置の実施の形態 の他の他の実施の形態として、位相弁別手段を用いない 場合の、交流方式による漏電検出回路の一構成図

【図30】本発明の交流方式漏電検出装置の実施の形態 の他の他の実施の形態として、位相弁別手段を用いない 30 6 e 抵抗性分算出手段 場合の、交流方式による漏電検出回路の一構成図

【図31】本発明の交流方式漏電検出装置の実施の形態 の他の他の実施の形態として、位相弁別手段を用いない 場合の、交流方式による漏電検出回路の一構成図

【図32】本発明の交流方式漏電検出装置の実施の形態 の他の他の実施の形態として、位相弁別手段を用いない 場合の、交流方式による漏電検出回路の一構成図

【図33】本発明の交流方式漏電検出装置の実施の形態 の他の他の実施の形態として、位相弁別手段を用いない 場合の、交流方式による漏電検出回路の一構成図 【符号の説明】

1 交流信号源

2 コンデンサ

3 電池パック

3-ac 交流等価回路を用いて表現した電池パック

3 a 組電池

3b 漏電アドミタンス

3 b − 2 電池の内部インピーダンスを無視した場合

の、漏電アドミタンスの交流等価回路

4 位相弁別手段

4 a 波形整形手段

4a-1 コンパレータ

4a-2 抵抗

4 b 排他論理和

4 c 積分回路

4 d 乗算器

4 e 積分回路

4 f タイミング発生手段

4g サンプル&ホールド手段

5 アドミタンス検出手段

5 b 除算手段

5 c ピーク検出手段

6 漏電判定手段

6 a 抵抗成分算出手段

6a-1 電圧-余弦変換手段

6a-2 乗算手段

6 b 比較手段

6 c V f→tanφ変換手段

6 d 抵抗成分算出手段

9 電流検出手段

11 直流電圧源

12 極性反転スイッチ

13 直流電流検出手段

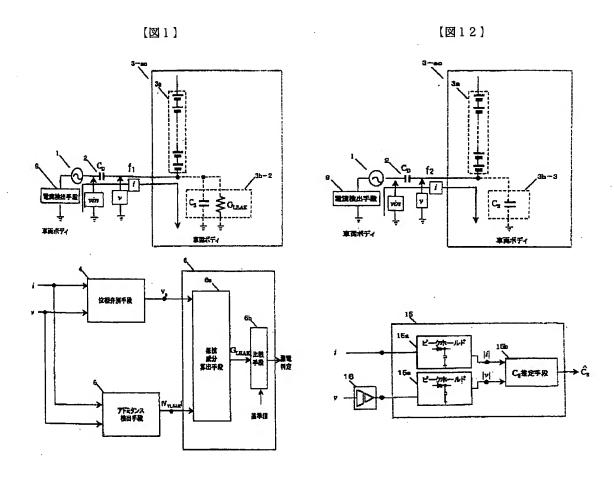
14 抵抗

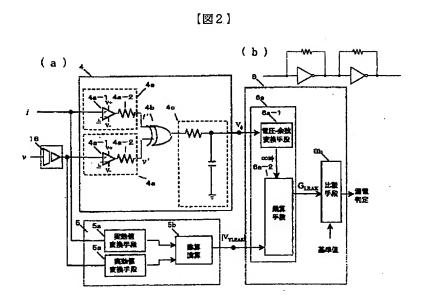
15 浮遊容量算出手段

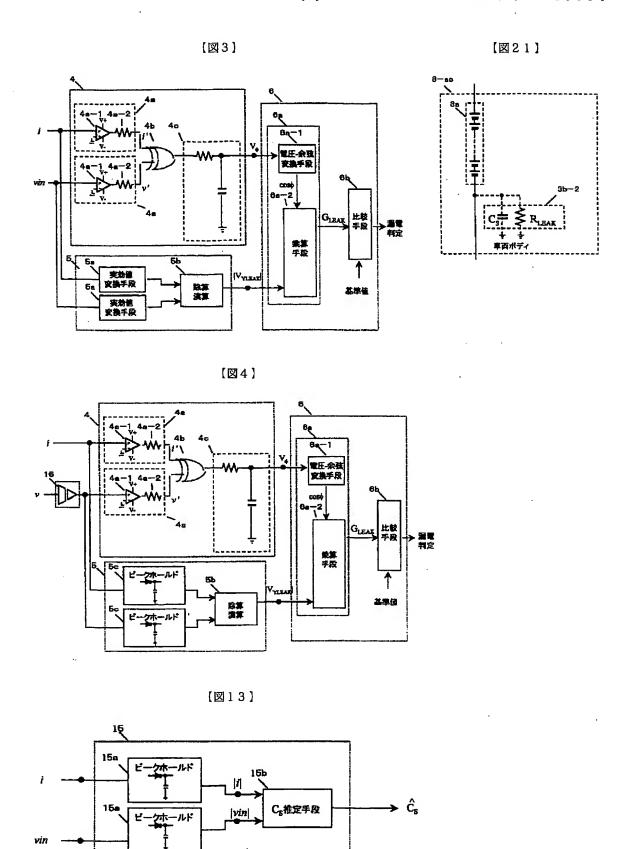
15a ピークホールド

15b Cs推定手段

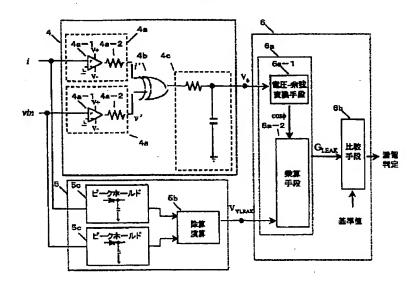
16 絶縁増幅手段



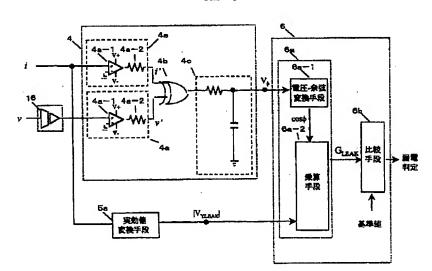




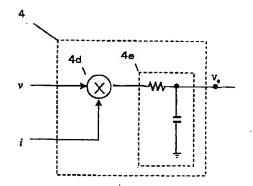
【図5】



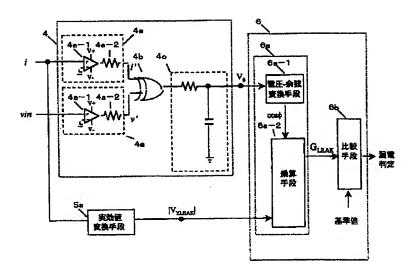
【図6】



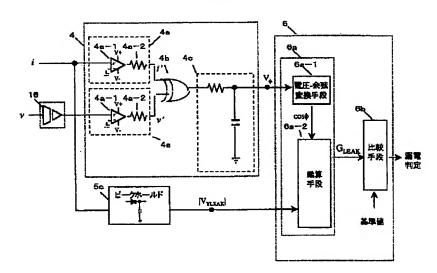
【図24】



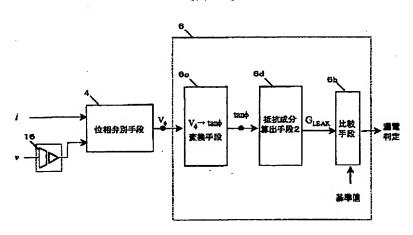
【図7】

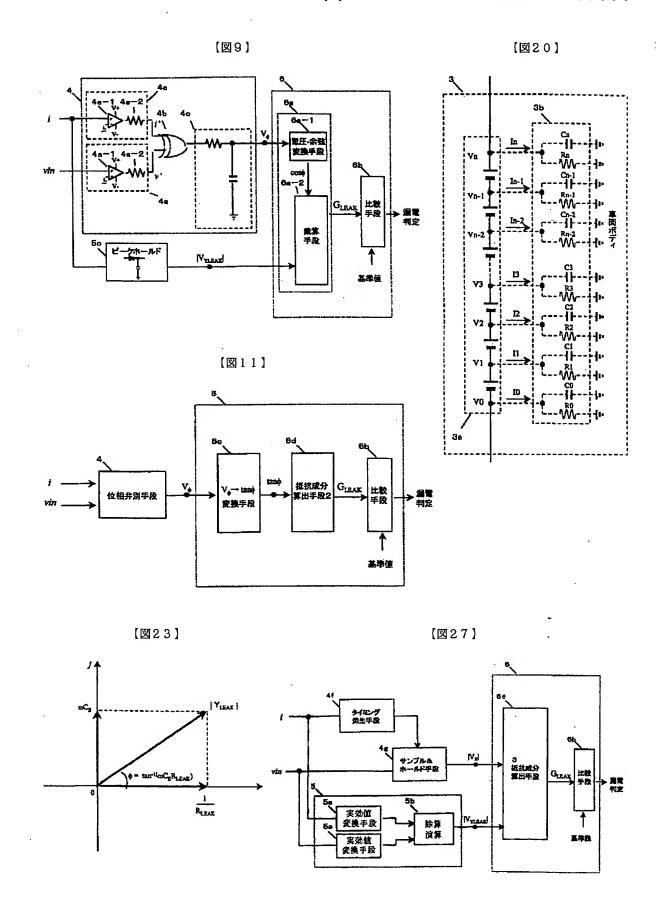


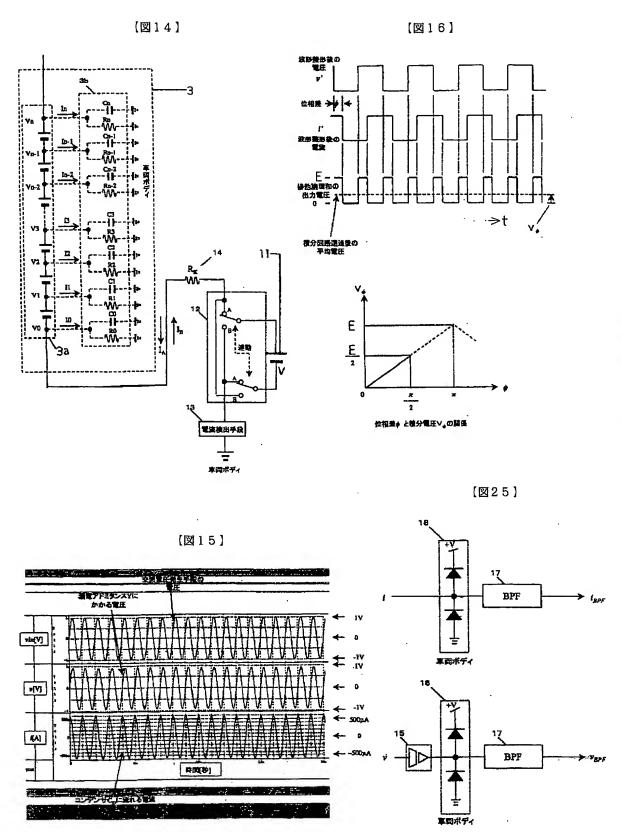
[図8]



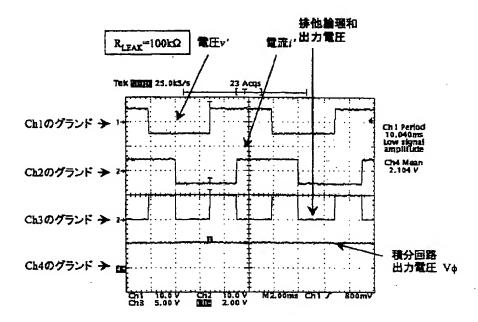
[図10]

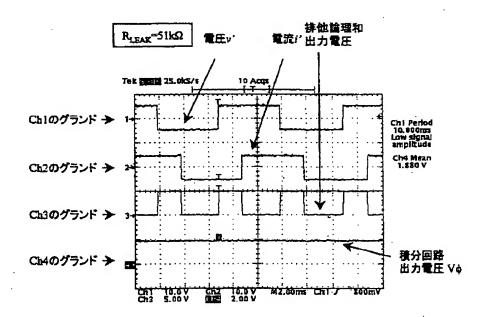




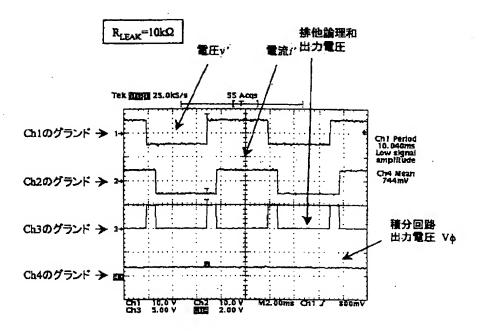


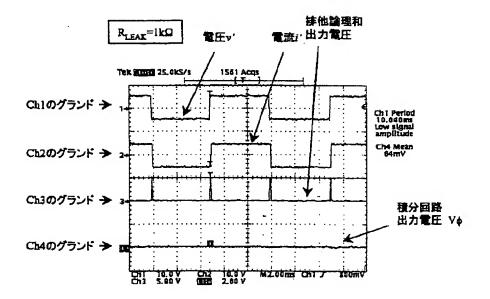
【図17】

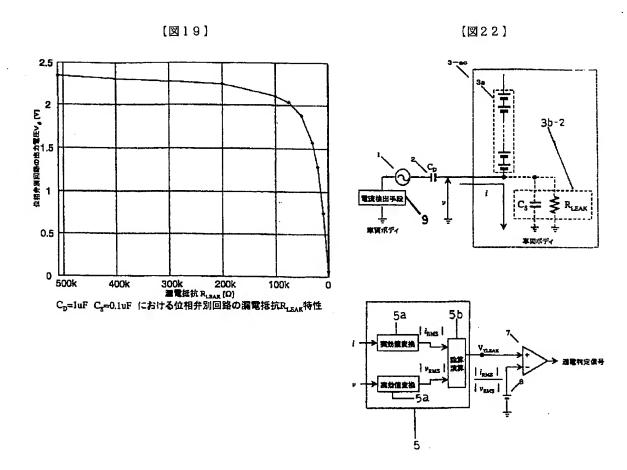


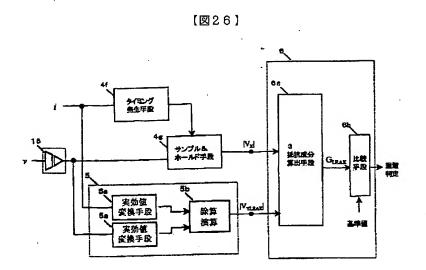


【図18】

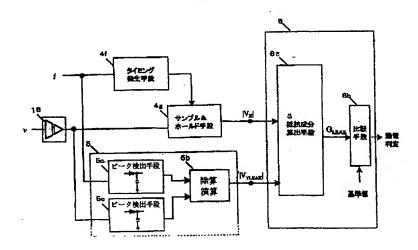




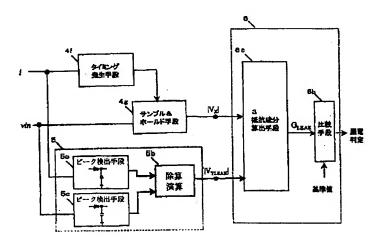




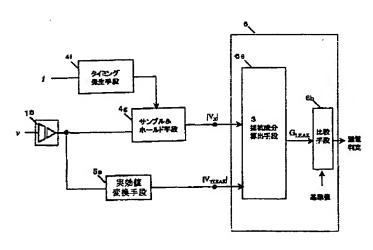
【図28】



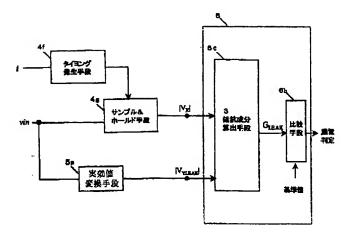
[図29]



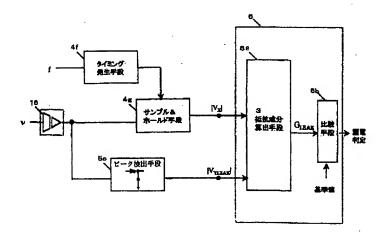
[図30]



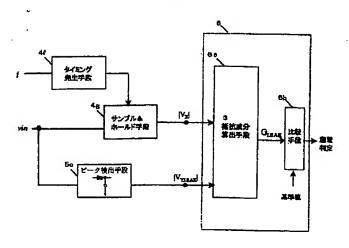
【図31】



[図32]



【図33】



フロントページの続き

(72)発明者 金丸 邦郎

静岡県湖西市鏡宿555番地 バナソニック イーブイエナジー株式会社内